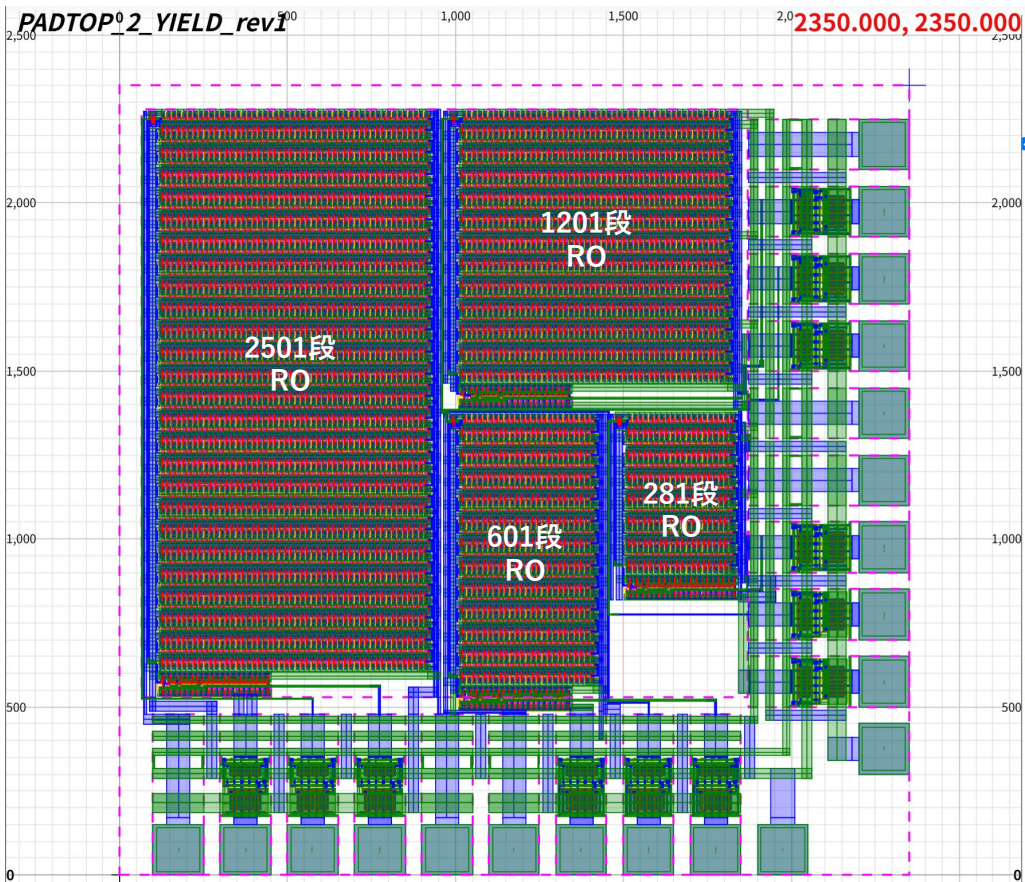
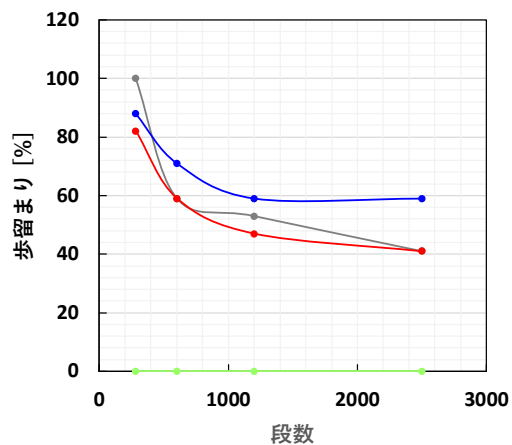


評価用リングオシレータ

マイクロ化標準 L=2um PolySi-Gate
CMOS 2-Layer AI Process 使用



大規模リングオシレータ
段数一步留まり



Digital I/O

