



国立大学法人

九州工業大学

# 半導体中核人材リスキリング推進室（R5年6月設置）

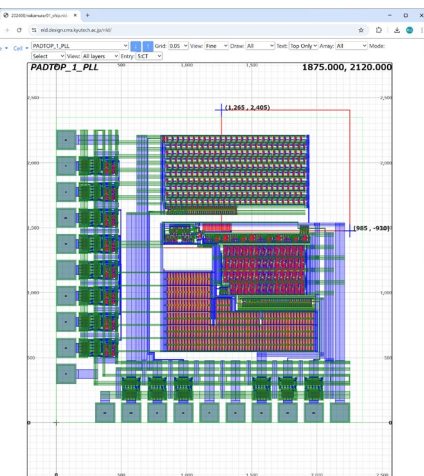
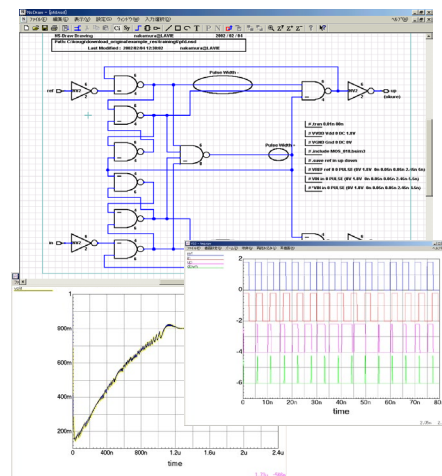
文部科学省:概算要求組織改革分(R5～R9年度)



マイクロ化総合技術センター  
Center for Microelectronic Systems

## ○新たな設計セミナープログラムを構築（2025年度より開始）

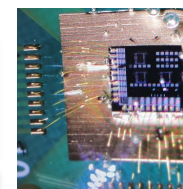
マイクロ化総合技術センターで試作可能な**1.0um CMOS 2層配線ルール※**で、LSIの設計を行い、センターで試作し、自身で評価までを行います。未経験者でも、遠隔による設計指導とサポートにより、**1.8mm角のLSIチップ**を完成させます。**トランジスタレベル**の回路設計、回路シミュレーション、レイアウト設計、レイアウト検証等の**設計ツールは全てWebベースの内製ソフト**を利用します。測定も在宅で可能な**簡易測定環境**を使用します。**演算回路、アンプ、メモリ(SRAM/ DRAM)、PLL、AD/DA、イメージセンサ**等の例題回路、または、**オリジナル設計のLSI**を開発します（教育機関へはウエハー状態でも提供可）。独自デバイスの企画、設計、試作、評価をリスキリングすることで、中高生～大学～社会人まで、**半導体を熟知した新世代デジタル人材を育成**します。



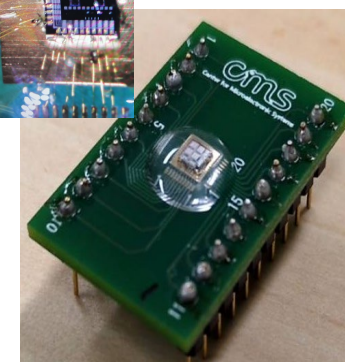
遠隔指導とWebベースソフトで設計



試作体験も可能



専用シースルー  
パッケージ



ボンディング体験も可能

(1) 回路設計



(2) レイアウト設計



(3) 評価

※ KIT-CMS PDK 1.0 (SPICEモデル + デザイン(λ)ルール + DRC/EXT/LVS + I/Oバッファ(ESD) + 自動設計用スタンダードセルLib)